

Release Identification: **LT6402/6411**  
2006.11.14

## リニアテクノロジー、新製品「LT6402/6411」を販売開始

### システム設計を簡素化する非常に高速な低歪み低ノイズ差動アンプ/ADCドライバ

2006 年 11 月 14 日 - リニアテクノロジーは、高速 ADC ドライバ、ツイストペア・ライン・ドライバ、シングルエンドから差動への信号コンバータに適した 2 品種の新しい差動アンプ「LT6402」および「LT6411」の販売を開始しました。これらの新製品は革新的な設計方式を採用し、高精度の利得設定抵抗をチップに集積しています。システム設計を簡素化し、外付け部品数を減らすと同時に、高速通信アプリケーションに不可欠な歪み電力とノイズ性能を最適化します。LT6402 および LT6411 の 1,000 個時の参考単価は 294 円(税込み)からで、リニアテクノロジー国内販売代理店各社経由で販売されます。

LT6402 は-3dB 帯域幅が 300MHz で、6dB、12dB、20dB の 3 つの固定利得オプションがあります。極めて低ノイズで低歪みの LT6402 は、通信トランシーバ・アプリケーション用差動 12~14 ビット ADC ドライバ、汎用差動利得ブロックなど、差動ドライブを必要とするアプリケーションに最適です。LT6402 は外部回路を最小限に抑え、内蔵フィルタと出力同相電圧ピン( $V_{OCM}$ )によって設計を簡素化します。

LT6411 は、差動信号をドライブするように設定できる、利得選択可能なデュアル・アンプです。アンプごとに利得を個別に選択できるので、-1、+1、+2(0dB または 6dB) の差動利得が得られます。-3dB 帯域幅が 650MHz で、スルーレートが  $3300V/\mu s$  の LT6411 は、最大 70MHz の入力信号に対して歪みを非常に低く抑えると同時に、消費電流をわずか 16mA に抑えます。非アクティブ時には LT6411 をディスエーブル可能で、消費電流は最大 0.35mA/アンプ以下になります。LT6411 は±6.3V の両電源や 4.5V という低電圧の単一電源で使用可能です。

リニアテクノロジーのシグナルコンディショニング製品事業部、プロダクトマーケティング・マネージャの Brian Black は、新製品についてこうコメントしています。「LT6411 と LT6402 は、広範なアプリケーションにおいて高速通信信号やビデオ信号をドライブするのに必要な柔軟性と性能をシステム設計者に提供します。これらのデバイスは、リニアテクノロジーの 14 ビット 80Msps LTC2249 などの高速 ADC をドライブするのに適しています。」

#### LT6402-6、LT6402-12、LT6402-2 の特長

- 固定利得: 6、12、20dB
- -3dB 帯域幅: 300MHz
- $OIP3=48.5dBm$ 、 $en=1.9nV/\sqrt{Hz}$  (LT6402-20、20MHz)
- 外付け部品数を最小限に抑制

**リニアテクノロジー株式会社** [www.linear-tech.co.jp](http://www.linear-tech.co.jp)

〒102-0094 東京都千代田区紀尾井町 3-6 秀和紀尾井町パークビル 8F

メディアの方のお問い合わせ先: リニアテクノロジー(株) マーケティング 高橋和渡 TEL 03-5226-7291 [ktakahashi@linear.com](mailto:ktakahashi@linear.com)

ミアキス・アソシエイツ 河西 TEL 0422-47-5319 [kasai@miacis.com](mailto:kasai@miacis.com)

記事掲載時お問合せ先: リニアテクノロジー(株) TEL 03-5226-7291(代表) [www.linear-tech.co.jp](http://www.linear-tech.co.jp)

- 追加のフィルタ付き出力
- 出力同相電圧を調整可能
- 16ピン 3mm×3mm QFN パッケージ

#### LT6411 の特長

- -3dB 帯域幅: 650MHz
- 高スルーレート: 3300V/ $\mu$ s
- ユーザが選択可能な利得: +1、+2、-1
- 外付け部品が不要
- IM3: 70MHz で -83dBc
- 低消費電流: 合計で 16mA
- 広い電源電圧範囲:  $\pm 2.25V$  (4.5V)  $\sim \pm 6.3V$  (12.6V)
- 16ピン 3mm×3mm QFN パッケージ

フォトキャプション: システム設計を簡素化する差動固定利得 ADC ドライバ © 2006 Linear Technology

以上

**リニアテクノロジー株式会社** [www.linear-tech.co.jp](http://www.linear-tech.co.jp)

〒102-0094 東京都千代田区紀尾井町 3-6 秀和紀尾井町パークビル 8F

メディアの方お問い合わせ先: リニアテクノロジー(株) マーケティング 高橋和渡 TEL 03-5226-7291 [ktakahashi@linear.com](mailto:ktakahashi@linear.com)

ミアキス・アソシエイツ 河西 TEL 0422-47-5319 [kasai@miacis.com](mailto:kasai@miacis.com)

記事掲載時お問合せ先: リニアテクノロジー(株) TEL 03-5226-7291 (代表) [www.linear-tech.co.jp](http://www.linear-tech.co.jp)