

## HDMIコンプライアンス・テストを容易にクリア - デザインノート394

Bill Martin

### はじめに

高精細度マルチメディア・インタフェース(HDMI-high definition multimedia interface)は、急速に家庭用エンターテインメント・システムのオーディオやビデオのデジタル・データ転送の事実上の標準規格になりつつあります。この標準規格にはディスプレイ・データチャンネル(DDC-display data channel)と呼ばれるI<sup>2</sup>Cタイプのバスが含まれています。これは拡張デジタル・インタフェース・データ(EDID-extended digital interface data)をシンクデバイス(デジタルTVなど)からソースデバイス(デジタルA/Vレシーバなど)に転送するのに使われます。EDIDにはシンクデバイスが受け取ることができるデジタル・データのフォーマットに関する重要な情報が含まれています。HDMI規格はデバイスのDDCバス・ラインの入力容量が50pFより小さいことを要求していますが、これを満たすのは非常に困難な場合があります。LTC<sup>®</sup>4300Aの容量バッファ機能は、機器がHDMIのDDC入力容量コンプライアンス・テストを容易にパスできるようにします。

### LTC4300A-1バス・バッファ

LTC4300A-1は、入出力間の容量バッファ、ハードウェアによる入力から出力への接続制御のイネーブル・ピン、およびバス・ロジックのスレッシュホルドを通過する高速バス遷移を与える立上り時間アクセレレータを備えた2線式バス・バッファです。LTC4300A-1の入力容量は10pF以下なので、このHDMIコネクタ・インタフェースでの容量バッ

ファリングにより、チャンネルの内部容量がはるかに高くても、コンポーネントはDDCの入力容量テストの50pFのリミットを容易にパスすることができます。入力容量コンプライアンス・テストを正確に行うには、HDMIケーブル・コネクタはLTC4300A-1のOUT側を見る必要があります。

HDMIでは、シンクは活線挿入検出(HPD)信号を”H”に引き上げて、シンクがDDCを通して命令を受け取る用意ができていることをソースに知らせます。この信号はLTC4300A-1のREADYピンによって制御することができ、シンクがEDIDを戻す準備が整う前にソースが誤ってシンクにコンタクトしようとする可能性を防ぎます。READYピンは、5Vが印加され、HDMIレシーバIC、シンクのコントローラ、または5Vライン自体によってLTC4300A-1のENABLEピンが”H”に引き上げられた後、初めて”H”になります。

LTC4300A-1の立上り時間アクセレレータは、立上り信号のエッジのトランジション時間を圧縮し、ノイズによる割り込みデータ転送の可能性を最小に抑え、DDCがI<sup>2</sup>Cのタイミング要件を満たせるようにします。つまり、HDMI規格は800pFの負荷を許容しますが、この大きさではDDCが許容DDCプルアップ抵抗値によって100kHzのI<sup>2</sup>Cで必要とされる1μsの立上り時間の規定値を満たすことを保証できません。立上りアクセレレータにより、800pFを超える容量でも、このタイミング要件を満たすことが可能になります。

LT, LTC, LTMおよびBurst Modeはリニアテクノロジー社の登録商標です。他のすべての商標はそれぞれの所有者に所有権があります。

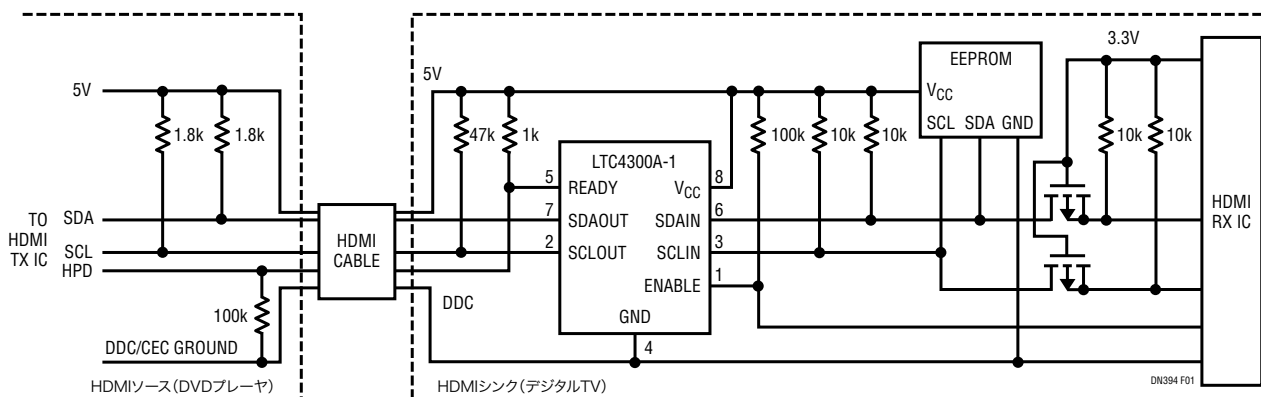
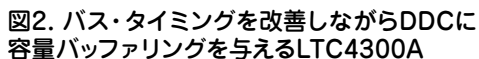


図1. HDMI容量バッファリングのアプリケーションでのLTC4300A-1



LTC4300A-1が重い負荷の5Vバス(この例では750pF)の立上り時間を改善しながら、ケーブル・インタフェースで容量バッファリングをどのように実現するかを図2に示します。LTC4300A-1なしでは、信号は $t^2C$ の( $0.3V_{CC}$ と $0.7V_{CC}$ の間で測定した)1 $\mu$ sの立上り時間の規定値を満たしません。DDCの容量テストでは、コネクタの容量、LTC4300A-1へのトレース、およびLTC4300A-1の10pF以下の入力容量だけが測定されません。

LTC4300A-3レベル・シフトI<sup>2</sup>Cバッファもこのアプリケーションに適したソリューションです。容量バッファリングと5Vから3.3Vへのレベル・シフトに使われているLTC4300A-3を図3に示します。このアプリケーションでは、コンポーネントがオフしているとき利用可能なバックアップの3.3V電源からEEPROMは電力供給を受けています。EEPROM内のEDIDは、コンポーネントの電源がオフしているときでも読み出し可能にします。5Vと3.3Vのパス・セグメント間のレベル・シフトは、2つのセグメントに別個の電源ピンを備えることにより実現されます。

示されているアプリケーションはHDMIの受信チャンネルですが、LTC4300A-1とLTC4300A-3はHDMIの送信チャンネルでも利用することができ、同じようにうまく動作します。

LTC4300A-1とLTC4300A-3はHDMIのDDC容量テストの問題を解決するとともに、パスのタイミング性能を大幅に改善し、高レベルのESD保護も与えます。

