

50Msps、16 位 DAC 演示板具有 Mojo

加利福尼亚州米尔皮塔斯 (MILPITAS, CA) – 2016 年 9 月 14 日 – 凌力尔特公司 (Linear Technology Corporation) 推出演示电路 2459A，其采用了 50Msps、16 位数模转换器 (DAC) [LTC1668](#)。这款高性能 DAC 在具有介于音频频段和几 MHz 之间模拟频率分量的应用中非常受欢迎。

DC2459A 是原始演示电路的完整重新设计。若干种信号调理选项可用于模拟输出，而且数字信号可以由几款低成本的易用型 FPGA 开发板之一提供。提供了 FPGA 代码示例，其产生了用于 DAC 的数字正弦波数据。

半导体产品的演示板在“制造者”群体和生产设计之间实现了协同作用。一个 50Msps DAC 需要谨慎布局的电路板，以及一个与之搭配使用的数字信号源。工作台数字图形发生器是首选工具，但如果您没有这样的工具，而且仅仅需要评估一个 DAC，那么它就是一项昂贵的开支。幸运的是，制造者群体提供了许多拥有功能、易用性和低成本之正确组合的电路板。诸如 DC2459A 等开发电路板使制造者有机会接触真正的高性能器件、代码示例、以及用于项目和原型设计的精心布局 PC 板。

DC2459A 电路板上有一个数字连接器可直接兼容 Embedded Micro 广受欢迎的“Mojo” Spartan 6 FPGA 开发板。另外，Mojo 还具有一个采用 Arduino 引导加载程序的内置 ATmega32U4 处理器，从而为控制 LTC1668 或利用 Linduino® 代码 (<http://www.linear.com.cn/solutions/linduino>) 以增添其他的模拟和混合信号功能提供了选项。

性能概要: LTC1668

- 在 1MHz f_{OUT} 具有 87dB 无杂散动态范围的高性能、50Msps DAC
- 可兼容 Embedded Micro Mojo FPGA 开发板
- 可兼容 Numato Mimas FPGA 开发板
- 可兼容 Altera DE0-Nano FPGA 开发板
- 可兼容 3.3V HSMC FPGA 电路板
 - A 版本, >1MHz 输出频率, $\pm 1V$
 - B 版本, 2.5MHz 低通滤波器, $\pm 500mV$ 差分输出
 - C 版本, $\leq 10kHz$ 输出频率, $\pm 10V$


QuikEval™ Header 便于采用一个 Linduino 来控制 FPGA, 或通过兼容 QuikEval 的演示板增添其他的功能。

关于凌力尔特公司

凌力尔特公司 (Linear Technology Corporation) 是 S&P 500 指数的成员, 在过往的 30 多年, 一直致力于为全球主要的公司设计、制造和销售门类宽泛的高性能模拟集成电路。凌力尔特的产品为我们身处的模拟世界与数字化电子建立起不可或缺的桥梁, 应用范围包括通信、网络、工业、汽车、计算机、医疗、仪表、消费、以及军事和航天系统等领域。凌力尔特制造的产品包括电源管理、数据转换、信号调理、RF 和接口 IC、 μ Module® 子系统、以及无线传感器网络产品。如需更多信息, 请登录 www.linear.com.cn。

关于 Embedded Micro 公司

Embedded Micro 公司 4 年来一直致力于提高 FPGA 易用性。公司专注于为产品配备既为初学者也为专业人员而设计的教程和工具, 以提高产品易用性。如需更多信息, 请登录 <https://embeddedmicro.com/>。

、LT、LTC、LTM、Linear Technology、Linear 标识、Linduino 和 μ Module 是凌力尔特公司的注册商标, QuikEval 是凌力尔特公司的商标。所有其他商标均为其各自拥有者的产权。

媒体垂询:

Linear:

刘佩芬 (Fanny Lau)

flau@linear.com

电话: 852-2428 0303

敖琼 (Angela Ao)

angela.ao@ebacomms.com

电话: 86-10-6522 8081

John Hamburger

jhamburger@linear.com

电话: 408-432 1900 ext 2419

Doug Dickinson

ddickinson@linear.com

电话: 408-432 1900 ext 2233

Embedded Micro

Justin Rajewski

justin@embeddedmicro.com

电话: 310-781-7800